Министерство образования и науки Российской Федерации

Севастопольский государственный университет

Кафедра ИС

Отчет

По дисциплине: “Технические средства информационных систем”

Лабораторная работа №4

“ Исследование архитектуры 16-разрядных микропроцессоров и способов

отладки ассемблерных программ в эмуляторе”

Выполнил:

ст.гр. ИС/б-32

Долженко И.А.

Проверил:

Дрозин А.Ю.

Севастополь

2019

1 ЦЕЛЬ РАБОТЫ

Исследовать архитектуру и основные блоки процессора Intel 8086 и взаимодействие основных блоков процессора при выполнении команд разных типов. Приобрести практические навыки написания ассемблерных программ и отладки их в эмуляторе микропроцессора — экранным отладчиком типа emu8086.

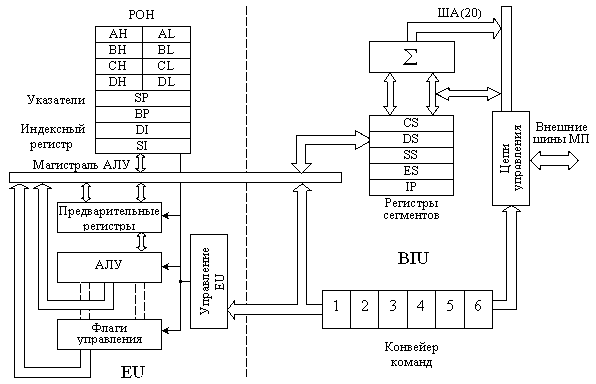
2 ПОРЯДОК ВЫПОЛНЕНИЯ РАБОТЫ

1. Изучить архитектуру МП 8086, состав регистров и работу процессора с использованием временных диаграмм.
2. Изучить основные команды МП 8086.
3. Составить исследуемую программу на языке ассемблера в соответствии с заданным вариантом.
4. Запустить разработанную программу в среде отладчика и исследовать взаимодействие блоков процессора в ходе выполнения команд различных типов.

Вариант 1

Сформировать последовательность целых чисел, соответствующих Числам Фибоначчи длиной N элементов. Параметр N задается преподавателем.

3 СТРУКТУРНАЯ СХЕМА 16-РАЗРЯДНОГО МП 8086



3 КОД ПРОГРАММЫ

4 РЕЗУЛЬТАТЫ

ВЫВОДЫ

В ходе выполнения лабораторной работы были исследованы архитектура и основные блоки процессора Intel 8086 и взаимодействие основных блоков процессора при выполнении команд разных типов. Приобретены практические навыки написания ассемблерных программ и отладки их в эмуляторе микропроцессора — экранным отладчиком типа emu8086.